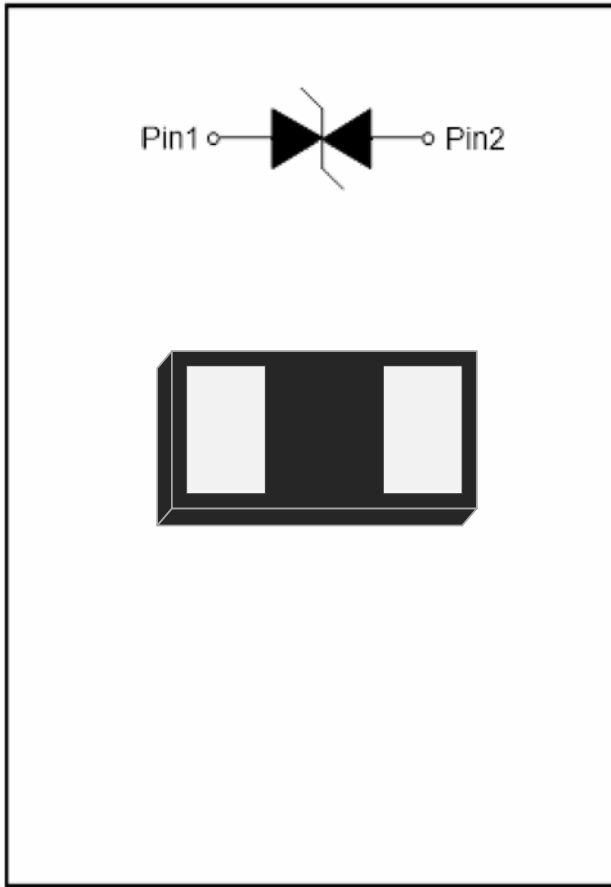


1-Line, Bi-directional, Transient Voltage Suppressor



Features

- Reverse stand-off voltage: $V_{RWM} = 5V$
- Reverse leakage current: $I_R = 1\mu A$ (typ.)
- Clamping voltage: $V_{CL} = 10V$ (typ.)
- Peak pulse current: $I_{PP} = 1A$ (typ.)
- Reverse trigger voltage: $V_{TRIG} = 6V$ (typ.)
- Reverse breakdown voltage: $V_{BR} = 7V$ (typ.)
- Reverse breakdown current: $I_{BR} = 1mA$ (typ.)
- Reverse holding voltage: $V_{HOLD} = 6V$ (typ.)
- Reverse holding current: $I_{HOLD} = 1mA$ (typ.)

Applications

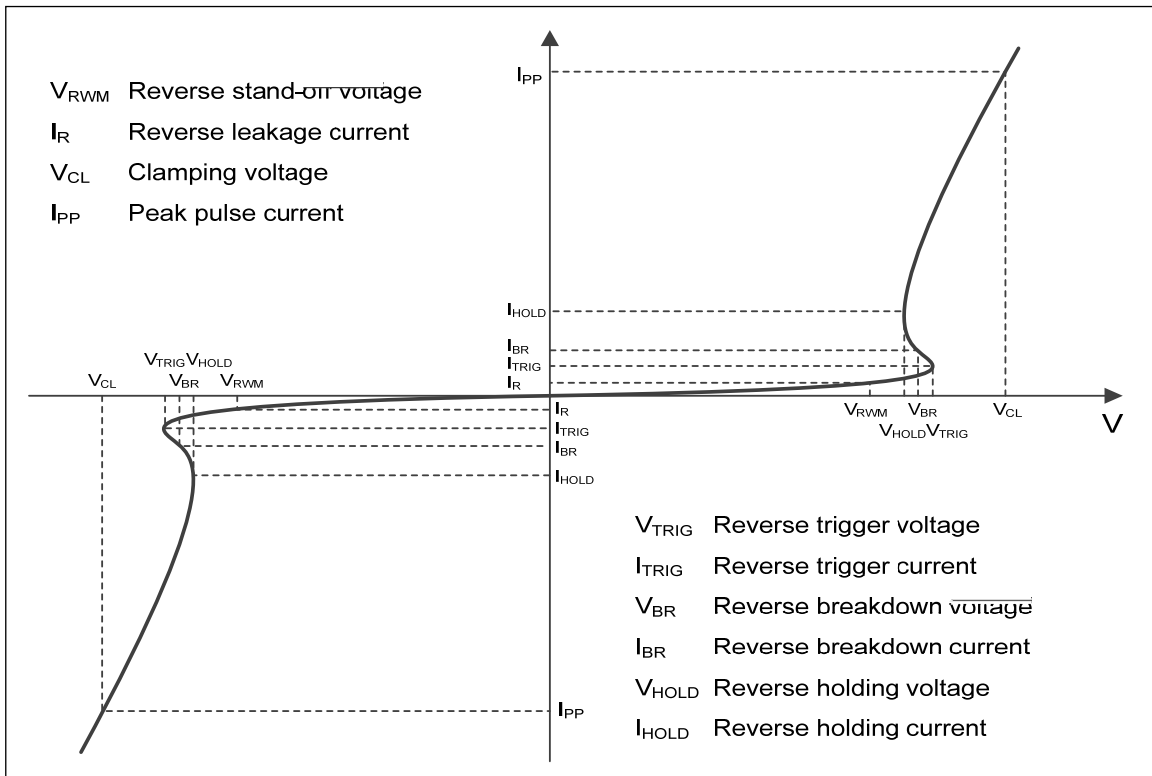
- Protection of ICs
- Protection of microprocessors
- Protection of memory devices
- Protection of logic devices
- Protection of data buses

4 T & @ æ } î & æ | Å ö æ æ Å

Å Ü æ & \ æ * ^ K Å Ø P È Î È G Š Å
 Å Ö æ * ^ Å T æ c ^ ! æ æ K Å Æ Ö ! ^ ^) + Å T [[å å] * Å Ö [{] [~] å Å
 Å T [å c ~ ! ^ Å Ü ^) • å ç å ç ~ K Å Š Å Ç ^ Å H Å ^ ! Å R È Ü V Ö È È G È Å
 Å T æ ! \ å } * Å Q } - [! { æ ç å [] K Å Ü ^ Å Ö Å [[, Å
 È Å



Definitions of electrical characteristics



Å F Å D Å T Å



ESD5V0LZBA1

Maximum Ratings

PARAMETER	SYMBOL	LIMITS	UNIT
Ú^æ\Á] ~ • ^ Á [[, ^ ! Á Ç ç j Á M Á Î D G € • D Á	Ú j v Á	F H G Á	Y Á
Ú^æ\Á] ~ • ^ Á & ~ ! ! ^ } c Á Ç ç j Á M Á Î D G € • D Á	Q ú ú Á	F F Á	Ç É Á
Ò Ù Ö í æ & & [! á à } * Á c [Á Q Ò Ô Î F € € € É I È G Á æ à ! Á á à i • & @ æ ! * ^ Á	X ó ú ó Á	† H É Á	\ X Á
Ò Ù Ö í æ & & [! á à } * Á c [Á Q Ò Ô Î F € € € É I È G Á & [] ç æ & c á á à i • & @ æ ! * ^ Á		† H É Á	
R ~ } & c á [] Á c ^ {] ^ ! æ c ~ ! ^ Á	V R Á	È I € d F G Í Á	Ì Ö Á
Ù c [! æ * ^ Á c ^ {] ^ ! æ c ~ ! ^ Á	V ú v ó Á	È í í d F Í É Á	Ì Ö Á

Á
Á

Electrical Characteristics

Á G Á D Á T Á



ESD5V0LZBA1

Characteristics (Typical)

Fig.1 8/20µs waveform per IEC61000-4-5

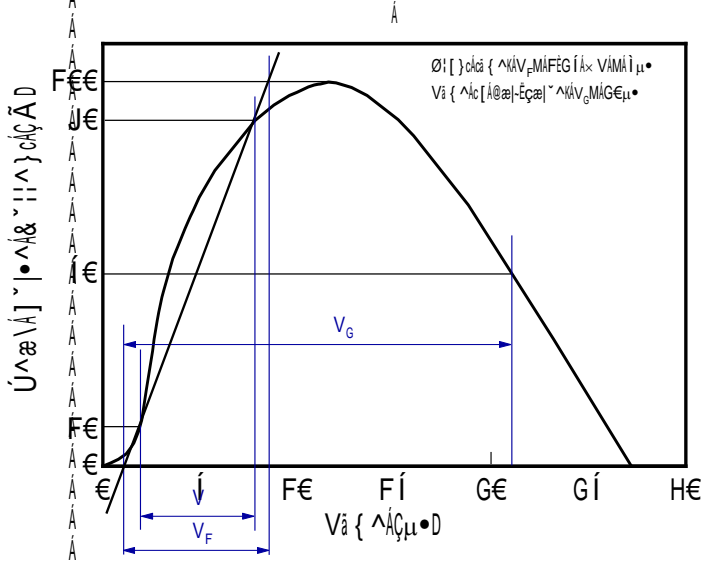


Fig.2 Contact discharge current waveform per IEC61000-4-2

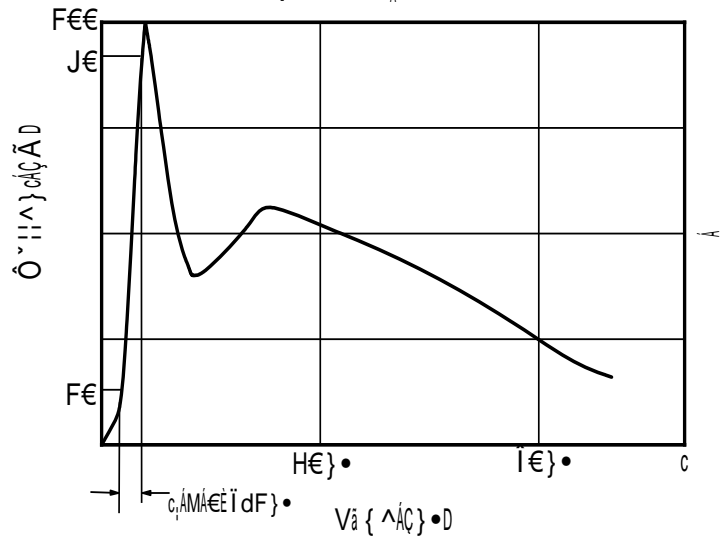


Fig.3 Clamping voltage vs. Peak pulse current

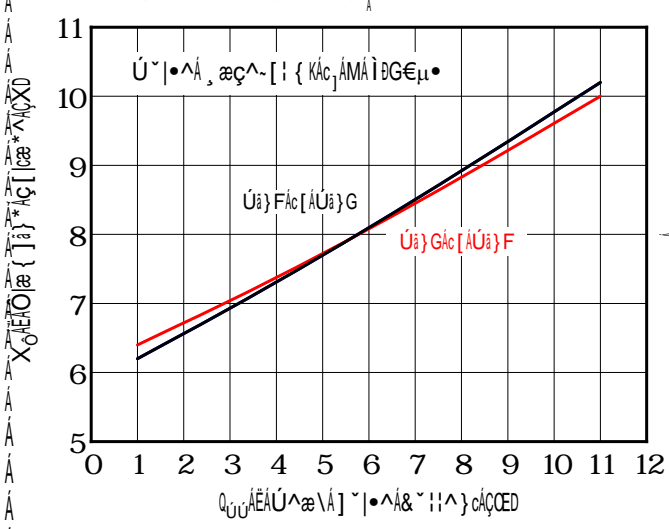


Fig.4 Capacitance vs. Reverse voltage

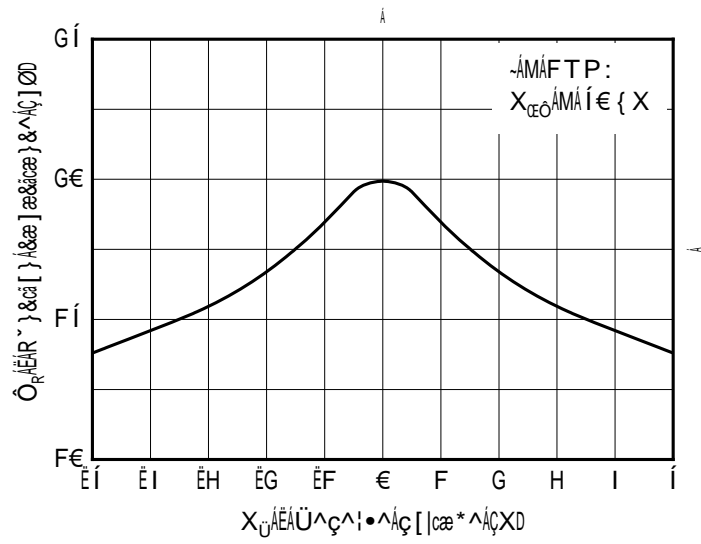


Fig.5 Non-repetitive peak pulse power vs. Pulse time

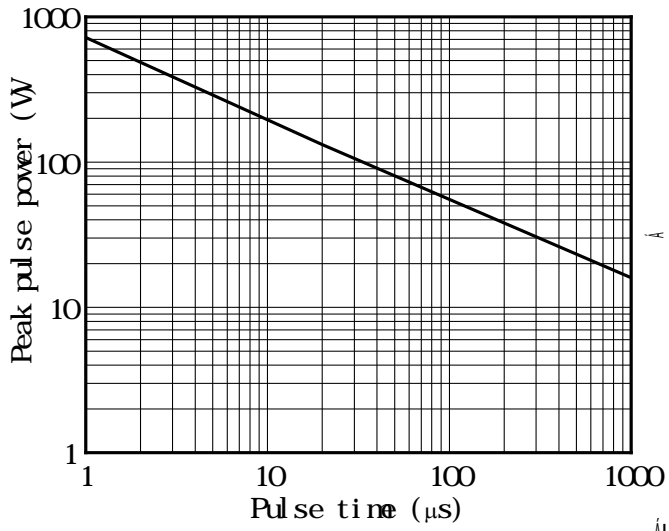
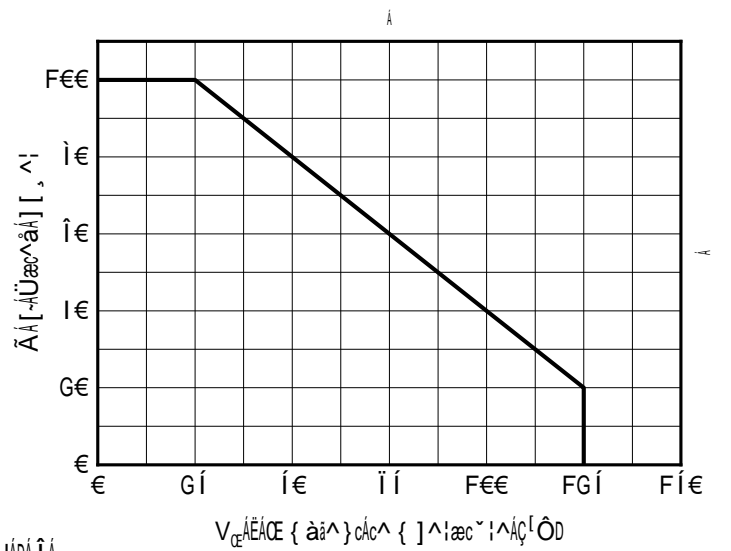


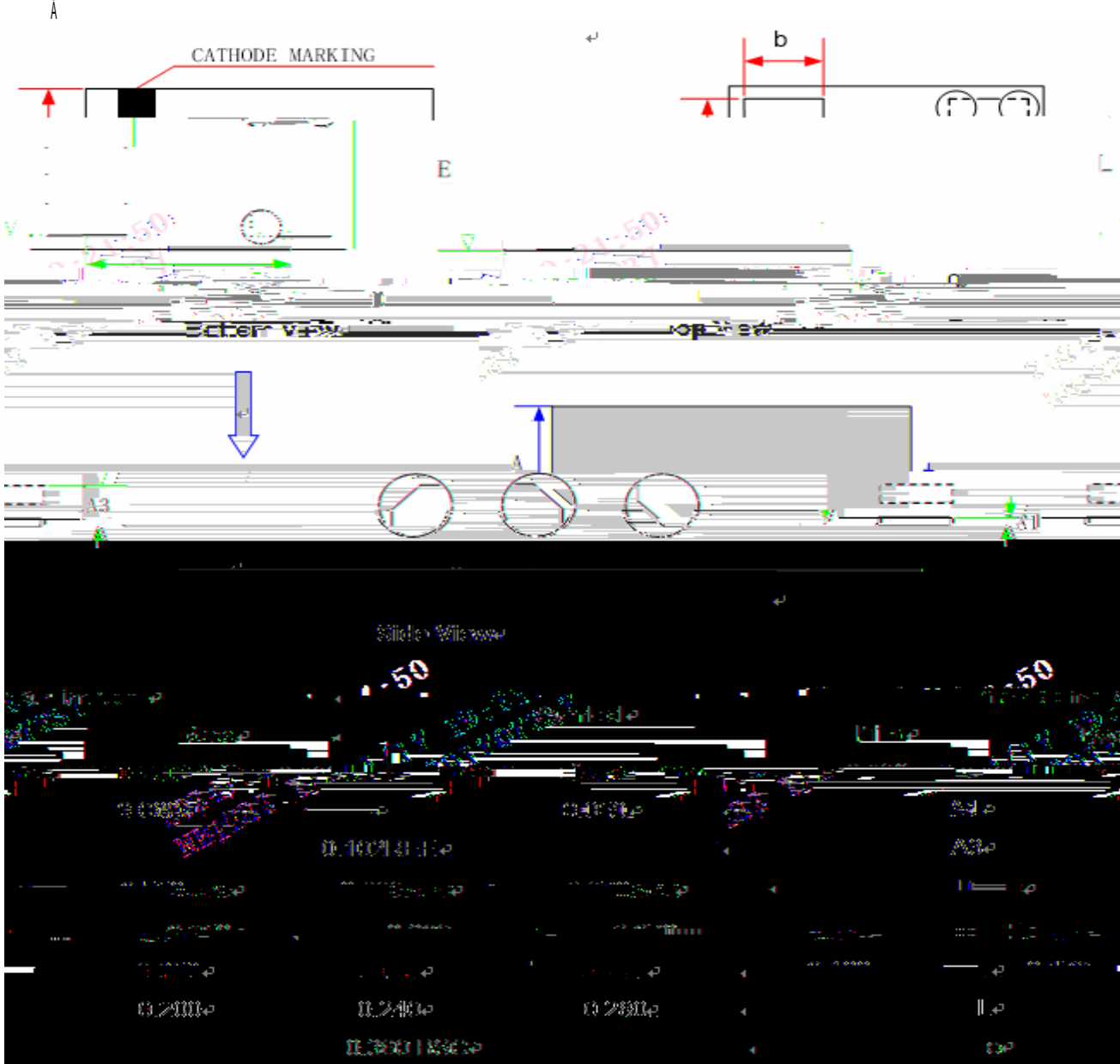
Fig.6 Power derating vs. Ambient temperature



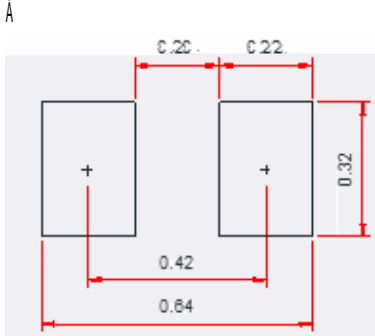


ESD5V0LZBA1

Outline Dimensions



Recommended PCB Layout



Unit:mm

